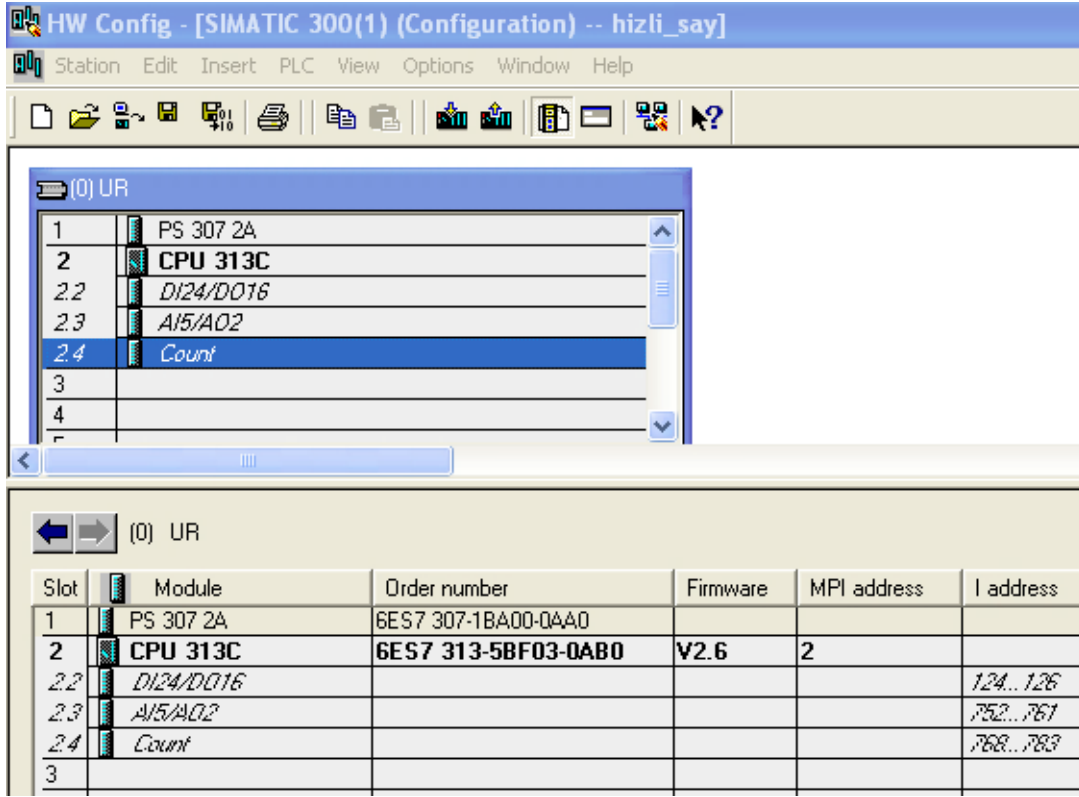


HIZLI SAYICILAR

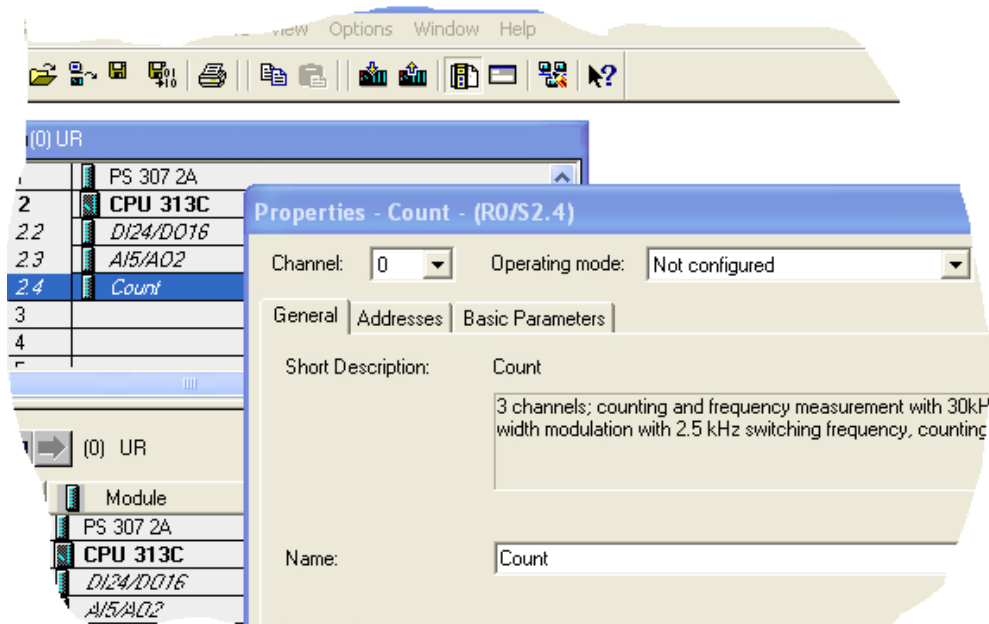
Projemizde HW Config kısmına girilir ve kullanılan CPU ya ait Count satırı çift tıklanarak hızlı sayıcıya ait ayarlara başlayabiliriz.



The screenshot shows the HW Config window for a SIMATIC 300(1) system. The hardware rack is configured as follows:

Slot	Module	Order number	Firmware	MPI address	I address
1	PS 307 2A	6ES7 307-1BA00-0AA0			
2	CPU 313C	6ES7 313-5BF03-0AB0	V2.6	2	
2.2	DI24/DO16				124...126
2.3	AI5/AO2				752...761
2.4	Count				768...783
3					

Önce sayıcı kanalı seçilir, bizim projemizde kanal 0 olacaktır.



The screenshot shows the Properties dialog for the Count module. The Channel is set to 0 and the Operating mode is Not configured. The Short Description is 'Count' and the Name is 'Count'.

Channel: 0 Operating mode: Not configured

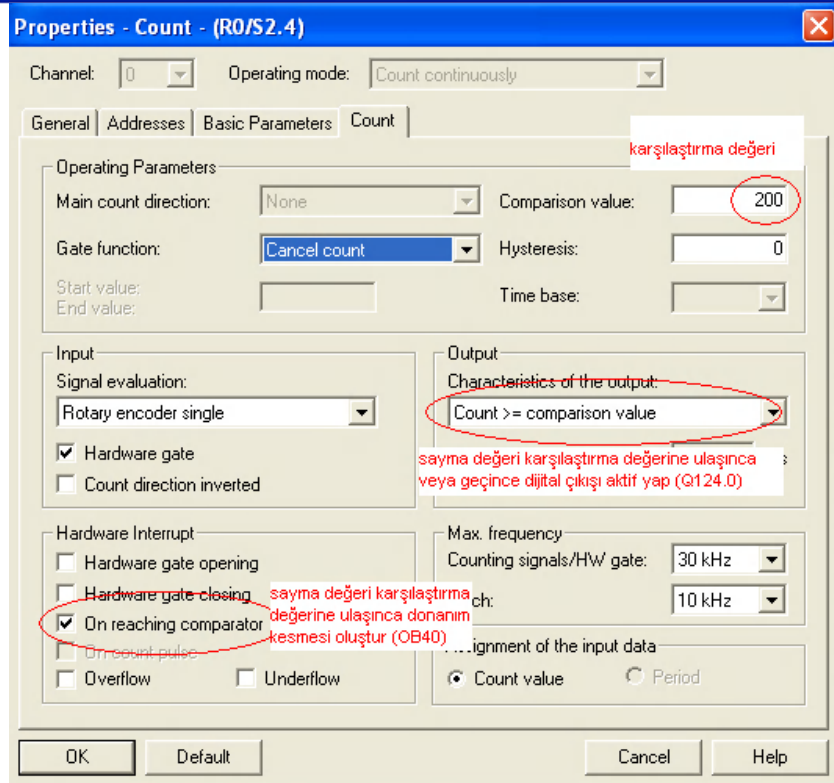
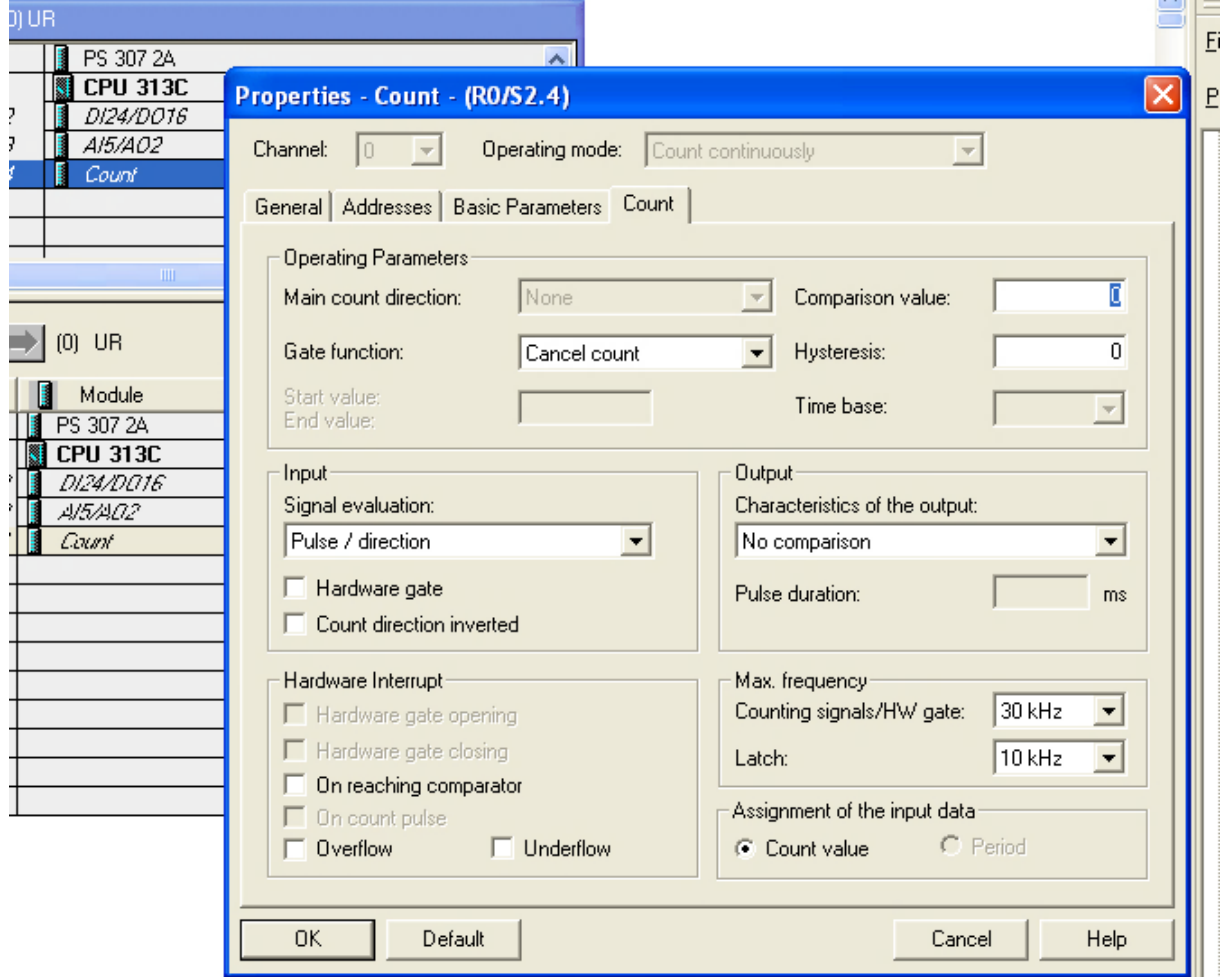
General Addresses Basic Parameters

Short Description: Count

3 channels; counting and frequency measurement with 30kHz width modulation with 2.5 kHz switching frequency, counting

Name: Count

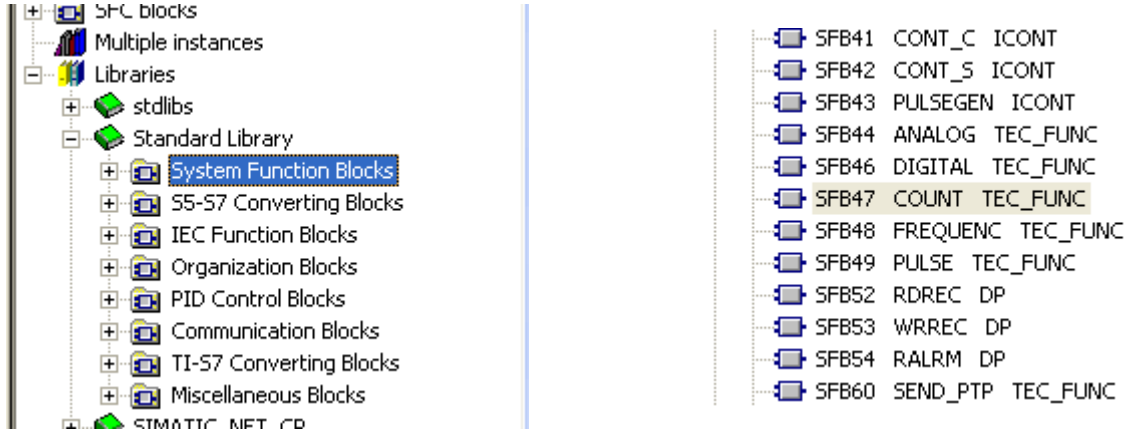
Adres sekmesini seçtiğimizde ise sayıcı giriş ve çıkış adresinin başlangıç değerinin 768 olduğunu görürüz. Basic parametreden isteğe göre uygulanması istenen kesme şekli seçilir biz prosesi seçtik. Operating mode kısmında ise hızlı sayıcıya ait farklı sayma seçeneklerine ulaşırız. Biz projemizde Count continuously yani sürekli sayma seçeneğini seçiyoruz ve bu seçim yapılnca sayıcı özellikleri sayfamıza count sekmeside eklenir.



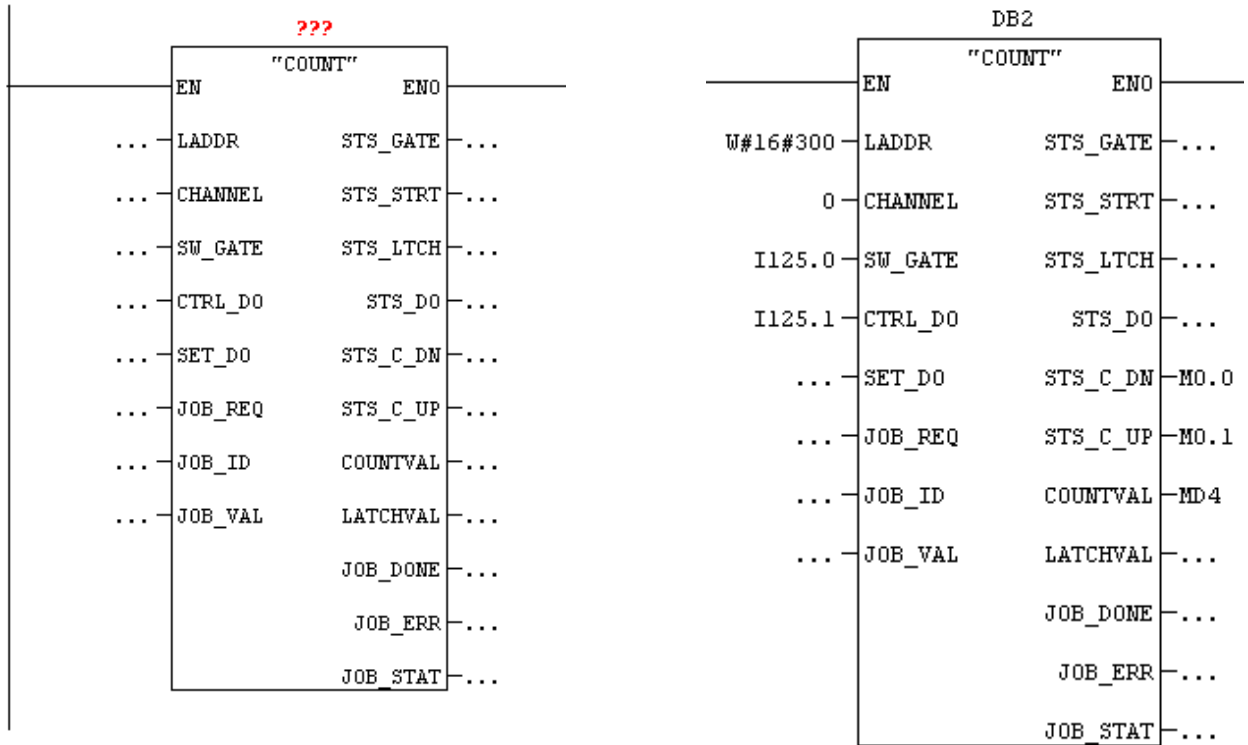
OK tıklanarak pencere kapatılır. HW config sayfası kaydedilir ve kapatılır.

Simatic manager penceresine sayıcı ayarlarında donanım kesmesini aktif yaptığımız için OB40 donanım kesme OB si eklenir encoderden gelen palsler ayar değerine ulaştığında bir defalık olmak üzere OB40 çağrılacaktır bu yüzden OB40 sayfasına bu esnada neler yapılması isteniyorsa projelendirilir.

OB1 açılır ve Standart library altından System Function Blocks içerisinde SFB47 seçilerek çağırılır.



Ve ??? yazan kısma DB2 yazılarak DB2 ile SFB47 ilişkilendirilir.



LADDR kısmına HW Configte tanımlanan sayıcı adresi 768 in 16 lık sistemdeki karşılığı olan W#16#300 giriyoruz **Channel** ise hızlı sayıcı kanalı gene HW Configte 0 olarak seçiliydi ve 0 girilecek. **SWGate** sayıcı aktif etme **CTRL_DO** sayıcıya ait dijital çıkış aktif etme (herhangi bir değer girmeyebiliriz).

STS_C_DN sayıcı aşağı sayarken lojik 1 değerini alır

STS_C_UP sayıcı yukarı sayarken lojik 1 olur

COUNTVAL sayıcıdan okunan değer (Dubleword olarak)

Sayfa kaydedilir ve proje down load edilir.

Encoder A palsi I124.0 girişine, B palsi ise I124.1 girişine bağlanır. HW Config sayfasında sayıcı ayarlanırken Count sekmesinde Hardware gate işaretlendiyse bu giriş I124.2 olarak karşımıza çıkar ve I124.2=1 olduğunda sayma işlemi yapılır 0 olduğunda sayıcı saymaz ve tekrar 1 yapıldığında sayıcı 0 dan saymaya başlar.